



Urheberrechtlich geschützt. Die Weitergabe sowie Vervielfältigung dieses Dokuments, Verwertung und Mitteilung seines Inhalts sind verboten, soweit nicht ausdrücklich gestattet.

-BG1



Blockeigenschaft [20]  
Blockeigenschaft [21]  
Blockeigenschaft [22]  
Blockeigenschaft [23]



+SSI




Abbildung exemplarisch

M12 04-PIN A-CODE MALE  
SUPPLY VOLTAGE

US

N.C.

GND

N.C.

X1:1

X1:2

X1:3

X1:4

X1

1

2

3

4

M12 04-PIN D-CODE FEMALE  
PORT 1

TxD+

RxD+

TxD-

RxD-

X2:1

X2:2

X2:3

X2:4

X2

1

2

3

4

M12 04-PIN D-CODE FEMALE  
PORT 2

TxD+

RxD+

TxD-

RxD-

X3:1

X3:2

X3:3

X3:4

X3

1

2

3

4

M12 05-PIN A-CODE FEMALE  
SSI

Clock+

Clock-

Data+

Data-

GND

X4:1

X4:2

X4:3

X4:4

X4:5

X4

1


2

3


4

5

-BG1



Blockeigenschaft [20]  
Blockeigenschaft [21]  
Blockeigenschaft [22]  
Blockeigenschaft [23]



+SSI




Abbildung exemplarisch

M12 04-PIN A-CODE MALE  
SUPPLY VOLTAGE

US

N.C.

GND

N.C.

X1:1

X1:2

X1:3

X1:4

X1

1

2

3

4

M12 04-PIN D-CODE FEMALE  
PORT 1

TxD+

RxD+

TxD-

RxD-

X2:1

X2:2

X2:3

X2:4

X2

1

2

3

4

M12 04-PIN D-CODE FEMALE  
PORT 2

TxD+

RxD+

TxD-

RxD-

X3:1

X3:2

X3:3

X3:4

X3


1

2


3

4

-BG1



Blockeigenschaft [20]  
Blockeigenschaft [21]  
Blockeigenschaft [22]  
Blockeigenschaft [23]



+SSI




Abbildung exemplarisch

M12 04-PIN A-CODE MALE  
SUPPLY VOLTAGE

US

N.C.

GND

N.C.

X1:1

X1:2

X1:3

X1:4

X1


1

2


3

4

-BG1



Blockeigenschaft [20]  
Blockeigenschaft [21]  
Blockeigenschaft [22]  
Blockeigenschaft [23]



+SSI

M12 04-PIN D-CODE FEMALE  
PORT 1

TxD+

RxD+

TxD-

RxD-

X2:1

X2:2

X2:3

X2:4

X2


1

2


3

4

-BG1



Blockeigenschaft [20]  
Blockeigenschaft [21]  
Blockeigenschaft [22]  
Blockeigenschaft [23]



+SSI

M12 04-PIN D-CODE FEMALE  
PORT 2

TxD+

RxD+

TxD-

RxD-

X3:1

X3:2

X3:3

X3:4

X3


1

2


3

4

-BG1



Blockeigenschaft [20]  
Blockeigenschaft [21]  
Blockeigenschaft [22]  
Blockeigenschaft [23]



+SSI

M12 05-PIN A-CODE FEMALE  
SSI

Clock+

Clock-

Data+

Data-

GND

X4:1

X4:2

X4:3

X4:4

X4:5

X4

1

2

3

4

5



**EtherNet/IP<sup>®</sup>**  **+SSI**

X1  1-4




EtherNet/IP®  +SSI

X2  1-4



EtherNet/IP<sup>®</sup>  +SSI

X3  1-4

|          |       |      | Projektname TR_Makroprojekt              | Projektnummer SPM 0576-P | TR-electronic GmbH<br> | EthernetIP_SSI (Einpolig)      |           | =TR             |                 |
|----------|-------|------|--|--------------------------|---|--------------------------------|-----------|-----------------|-----------------|
|          |       |      | Produktmakros Drehgeber Cxx582x-Baureihe | Zeichnungsnummer         |   |                                |           |                 |                 |
|          |       |      |  |                          |   |                                | ++CDx582x | +EthernetIP_SSI | Seite 3         |
| Änderung | Datum | Name | Ersteller Geiger                         | Geprüft von              |   | Datum 15.10.2024 Bearb. Geiger |           |                 | Blatt 18 von 90 |